

Перепрограммирование блока управления и пульта Бинара 5.

Если у Вас плата блока управления без разъема для сигнализации/GSM-модуля, то эти блоки перепрограммировать приведенными ниже программами нельзя !!!

Перед перепрограммированием необходимо снять питание с программируемого устройства.

_binar5ben1004c.HEX	программа Бинар 5Б-СВ.
_binar5diz2005c.HEX	программа Бинар 5Д-СВ.
_pult_B5.HEX	программа пульта управления.

Используемый процессор: PIC16F886.

Биты конфигурации установлены в hex-файлах.

**Будьте осторожны!
Затирать EEPROM блока управления нельзя!!!**

В EEPROM хранится информация, необходимая для правильной работы Бинара 5. При стирании EEPROM блока управления Бинар 5 будет выдавать код неисправности связанный с потерей или отсутствием пламени.

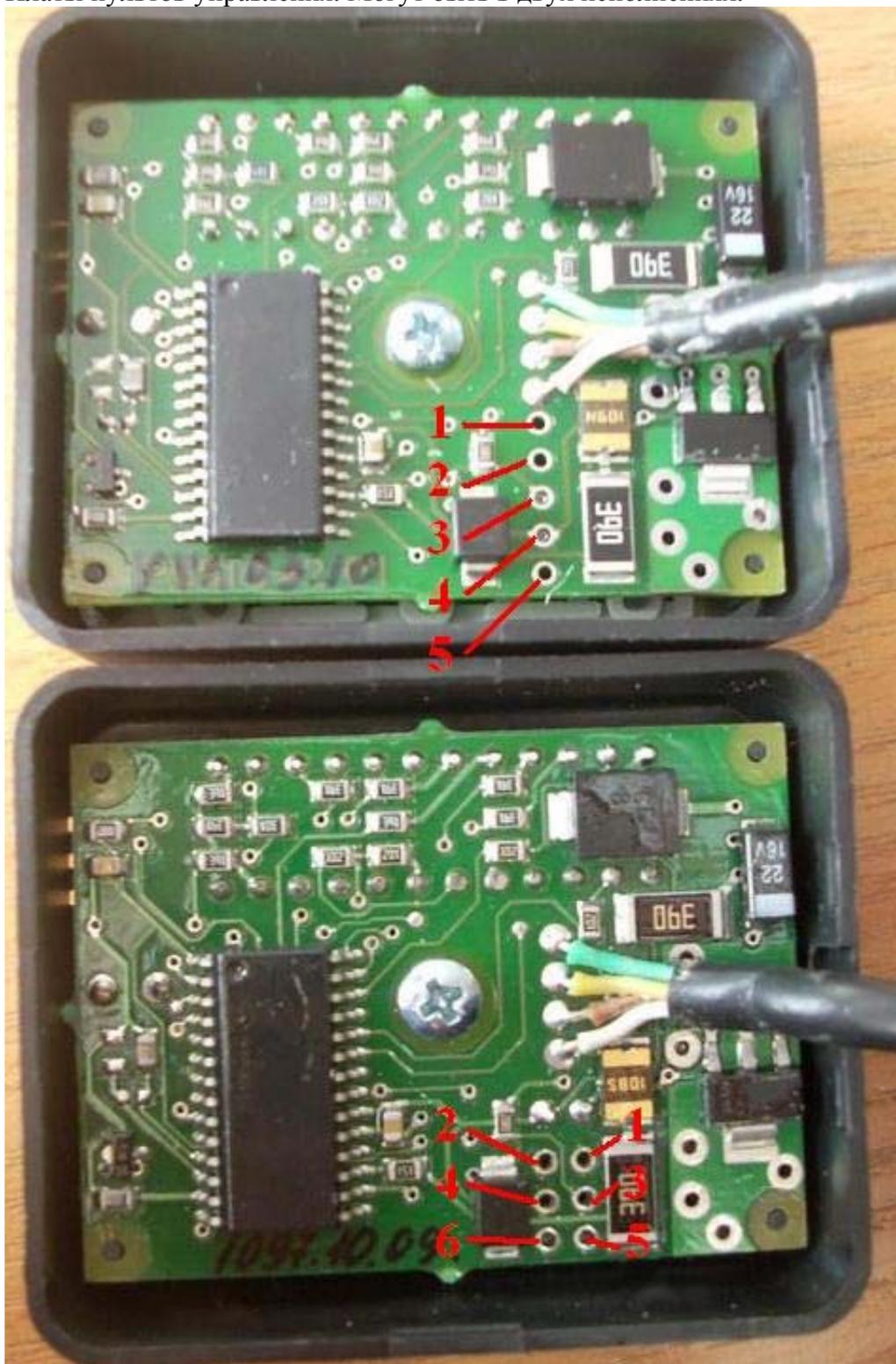
Рекомендуется перед программированием блока управления считать EEPROM и сохранить его, чтобы имелась возможность восстановления в случае случайного затирания.

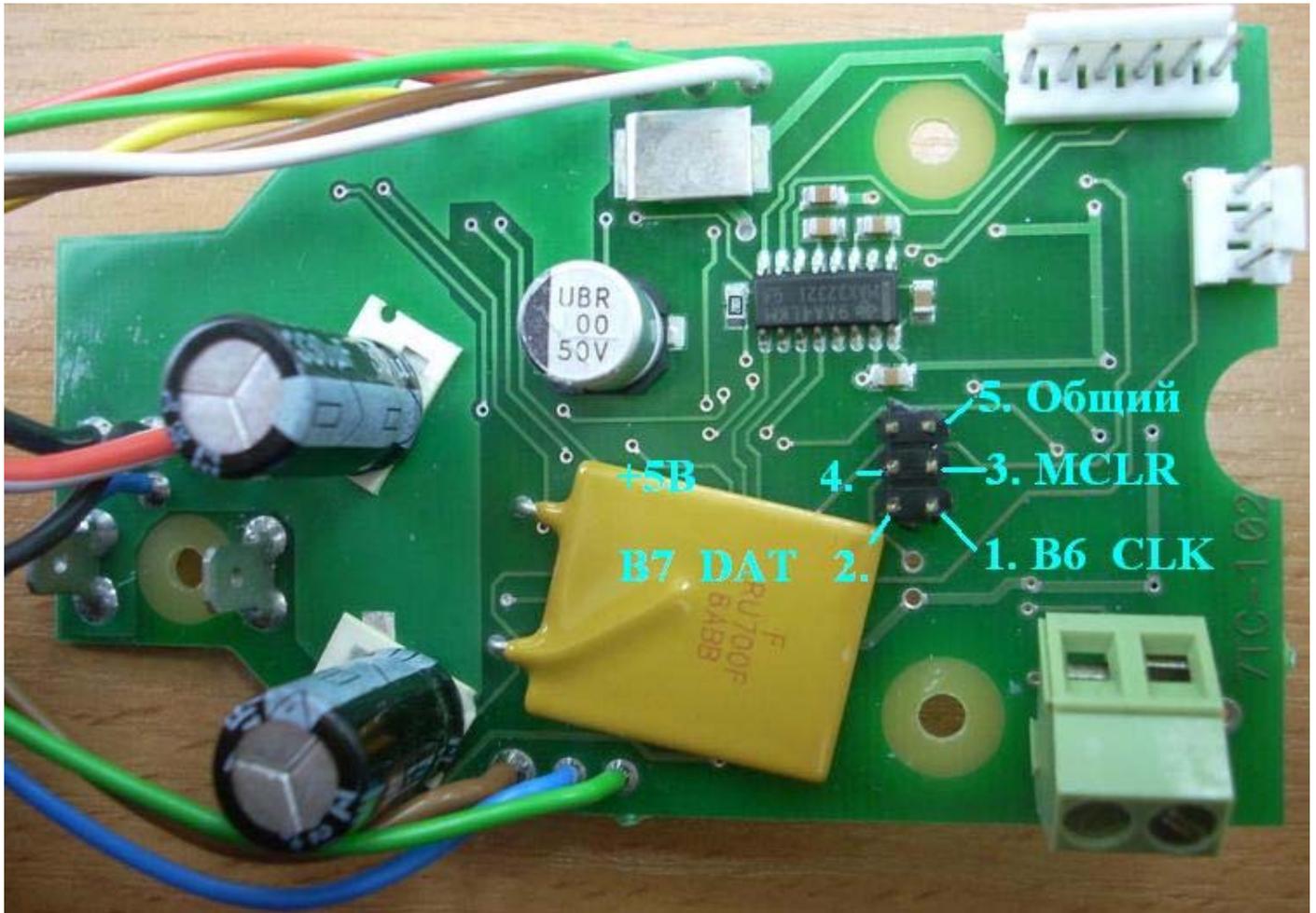
Стирание EEPROM пульта управления не критично. В случае ее стирания никаких катастрофических последствий не произойдет. Бинар 5 будет работать. В EEPROM пульта находится информация таймеров автозапуска и время работы.

В пультах возможно отверстия залиты лаком. Лак не проводящий. Из-за этого возможен плохой контакт. Отверстия надо очистить от лака.

Контакт на плате	Функция
1	B6 CLK
2	B7 DAT
3	MCLR
4	+5B
5	Общий

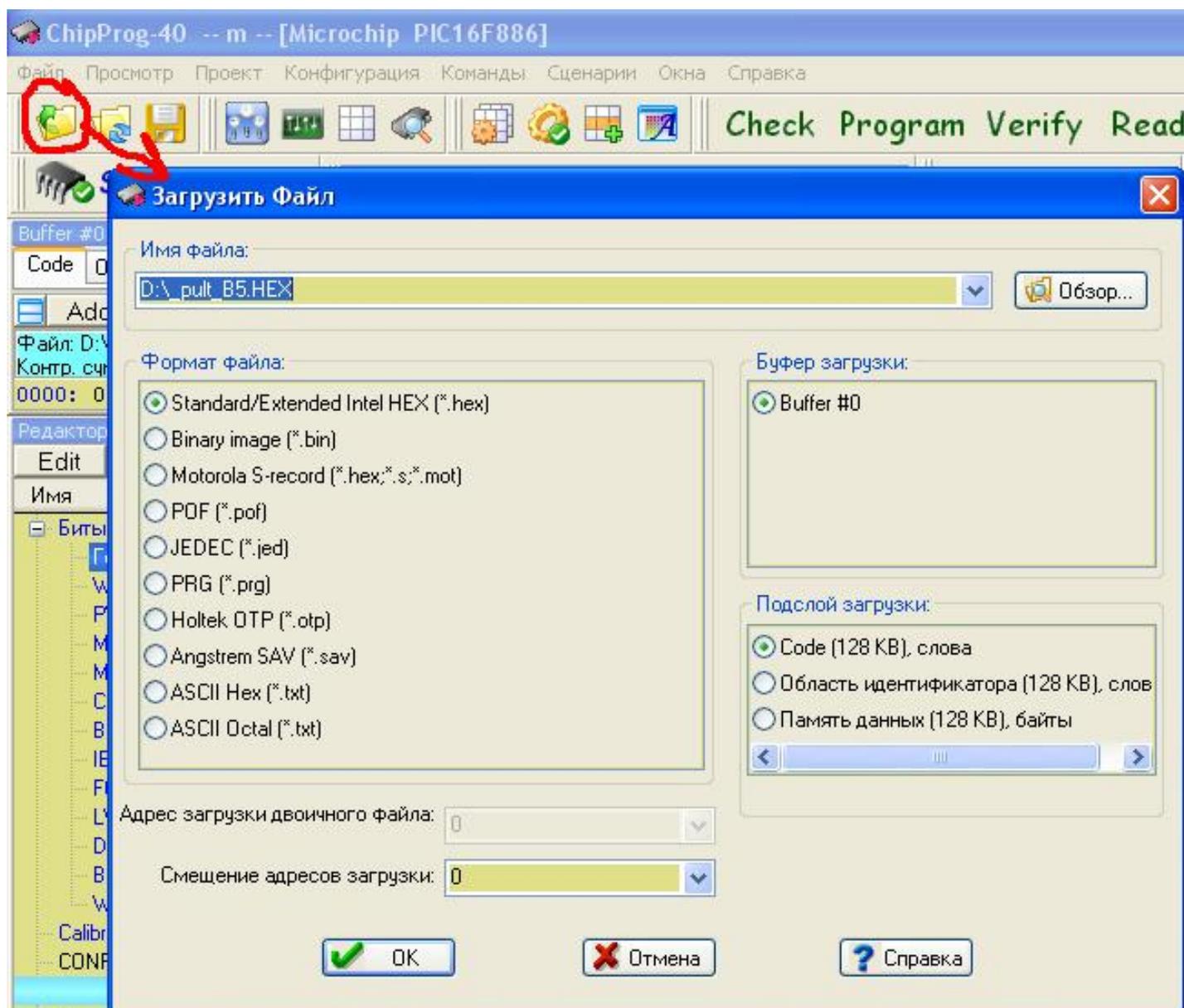
Платы пультов управления. Могут быть в двух исполнениях.





Настройка и программирование программатором ChipProg-40.

Открытие файла.



Настройка битов конфигурации процессора.

ChipProg-40 -- m -- [Microchip PIC16F886]

Файл Просмотр Проект Конфигурация Команды Сценарии Окна Справка

Check Program Verify Read Erase Auto

Select Device Microchip PIC16F886 AutoDetect

Buffer #0 - Code (128 KB), слова: 0000

Code Область идентификатора Память данных

File: D:_pult_B5.HEX
Контр. сч.ма: 04F61843
0000: 0183 3000 008A 2860 00FF 0803 0183 00FC

Редактор параметров микросхемы и алгоритма программирования

Имя	Значение	Описание
Биты Конфигурации		
Генератор	INTOSC, I/O function on CLKOUT	Биты Конфигурации
WDT	Enabled	Режим генератора
PWRT	Disabled	Режим сторожевого таймера
MCLR	MCLR pin is alternate function, MCLR internally tied to Vdd	Режим вывода MCLR
Memory	Protected	Защита памяти
CPD	Data EE memory unprotected	Data EE Memory code protecte
Brown-out Reset	Always enabled	Brown-out Reset Modes
IESO	Enabled	Internal External Switch Over bi
FCMEN	Enabled	Fail-Safe Clock Monitor Enable
LVP	LVP is digital I/O. HV on MCLR must be used for programming	Low voltage programming Enab
DEBUG	Background debugger functions disabled	Background Debugger Mode
Brown-out Reset Voltage	4.0v	Brown-out Reset Voltage bits
WRT	Unprotected	Flash Program Memory Write Er
Calibration Word	0217Bh	Calibration Word
CONFIG	03FFF3FFFh	Configuration Word
Параметры Алгоритма		
Режим Программирования	...	Режим программирования
DEVID	02062h	Идентификатор микросхемы
Vpp	11.00 V	Напряжение программирова
Vcc	5.00 V	Напряжение питания

Адаптеры: DIP: не требуется
QFN: AE-ML28-p16
SOIC: AE-SC18/28U
SSOP: AE-SSOP18/28U

Эти параметры должны быть выставлены так.

Программирование

Колodka: Автоматическое распознавание выключено

Буфер: Buffer #0: Code (128 KB), слова, Область идентификатора (128

Операции

- Контроль на чистоту
- Программирование
- Чтение
- Сравнение
- Стирание
- Память данных

Контроль ячеек на чистоту (стертость)

Адреса

Начальный в микросхеме: 0 Конечный в микросхеме: 0x1FFF

Начальный в буфере: 0 Конечный в буфере: 0x1FFF

Code (128 KB), слова

Информация об операциях

----- История очищена -----

Загружен файл: "D:_pult_B5.HEX"

Статистика: Хороших: 0, Плохих: 0, Всего: 0

Стирание и Программирование процессора.

ChipProg-40 -- m -- [Microchip PIC16F886]

Файл Просмотр Проект Конфигурация Команды Сценарии Окна Справка

Check Program Verify Read Erase Auto

Select Device Microchip PIC16F886

Buffer #0 - Code (128 KB), слова: 0000

Code Область идентификатора Память данных

File: D:_pult_B5.HEX
Контр. сч.ма: 04F61843
0000: 0183 3000 008A 2860 00FF 0803 0183 00FC

Редактор параметров микросхемы и алгоритма программирования

Имя	Значение	Описание
Биты Конфигурации		
Генератор	INTOSC, I/O function on CLKOUT	Биты Конфигурации
WDT	Enabled	Режим генератора
PWRT	Disabled	Режим сторожевого таймера
MCLR	MCLR pin is alternate function, MCLR internally tied to Vdd	Режим вывода MCLR
Memory	Protected	Защита памяти
CPD	Data EE memory unprotected	Data EE Memory code protecte
Brown-out Reset	Always enabled	Brown-out Reset Modes
IESO	Enabled	Internal External Switch Over bi
FCMEN	Enabled	Fail-Safe Clock Monitor Enable
LVP	LVP is digital I/O. HV on MCLR must be used for programming	Low voltage programming Enab
DEBUG	Background debugger functions disabled	Background Debugger Mode
Brown-out Reset Voltage	4.0v	Brown-out Reset Voltage bits
WRT	Unprotected	Flash Program Memory Write Er
Calibration Word	0217Bh	Calibration Word
CONFIG	07002F9Ch	Configuration Word
Параметры Алгоритма		
Режим Программирования	...	Режим программирования
DEVID	02062h	Идентификатор микросхемы
Vpp	11.00 V	Напряжение программирова
Vcc	5.00 V	Напряжение питания

2. Запрограммировать

1. Стереть

Программирование

Колodka: Автоматическое распознавание выключено

Буфер: Buffer #0: Code (128 KB), слова, Область идентификатора (128

Операции

- Контроль на чистоту
- Программирование
- Чтение
- Сравнение
- Стирание
- Память данных

Контроль ячеек на чистоту (стертость)

Адреса

Начальный в микросхеме: 0 Конечный в микросхеме: 0x1FFF

Начальный в буфере: 0 Конечный в буфере: 0x1FFF

Code (128 KB), слова

Информация об операциях

----- История очищена -----

Загружен файл: "D:_pult_B5.HEX"

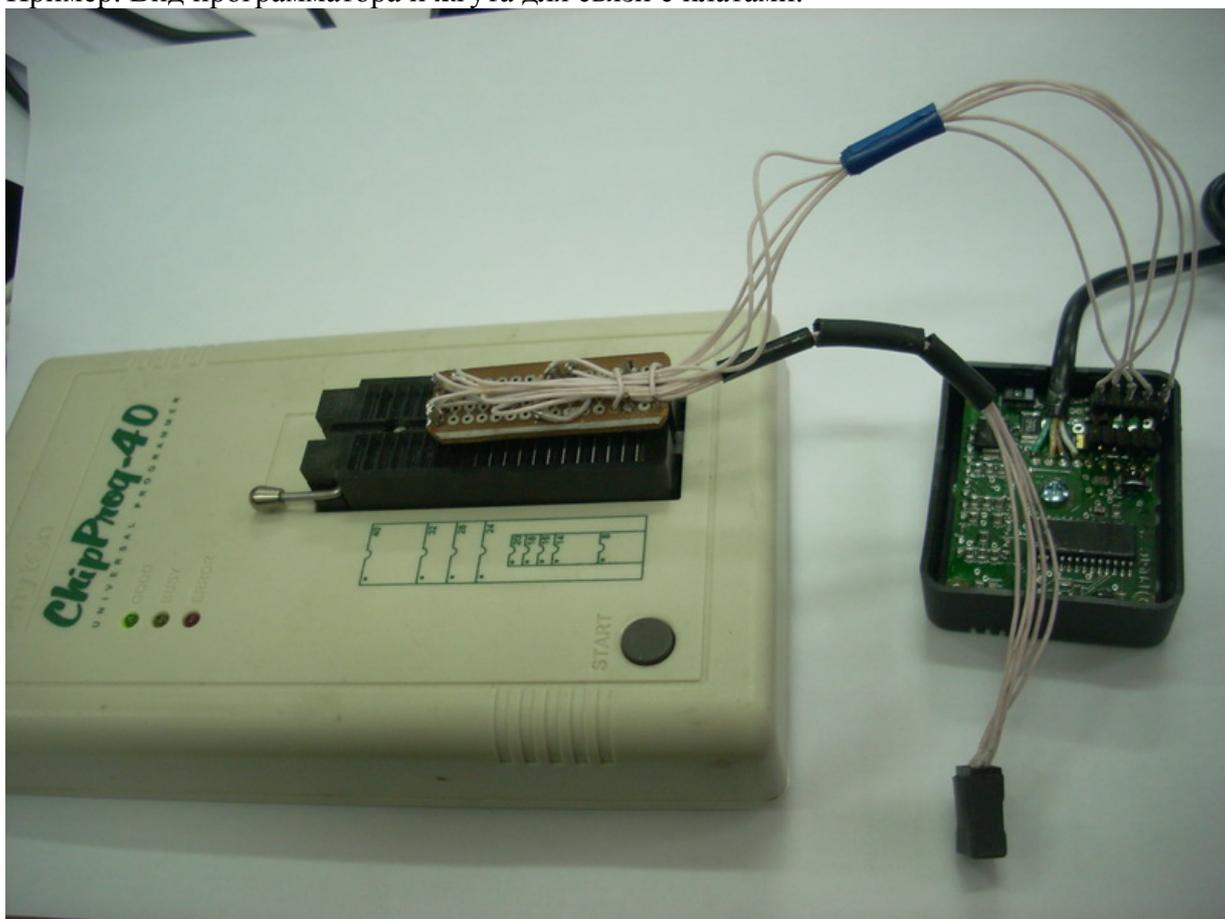
Стирание... Ok [0:00]

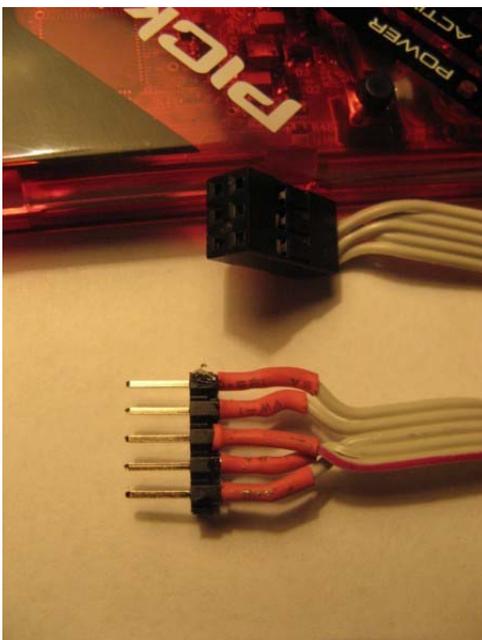
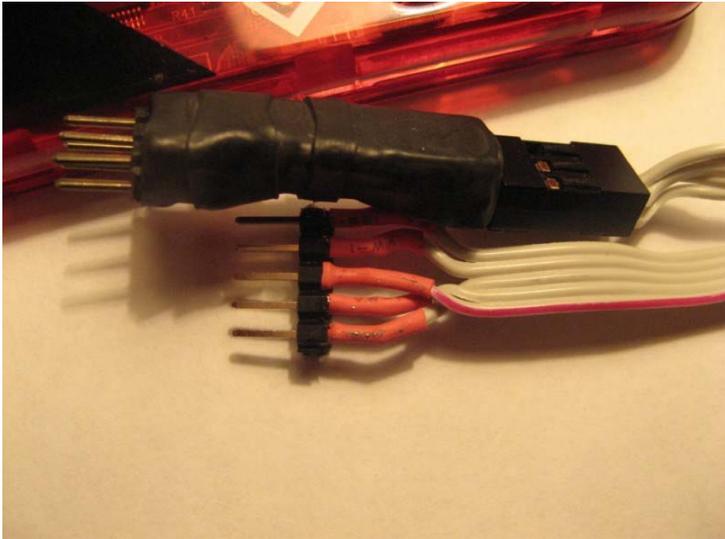
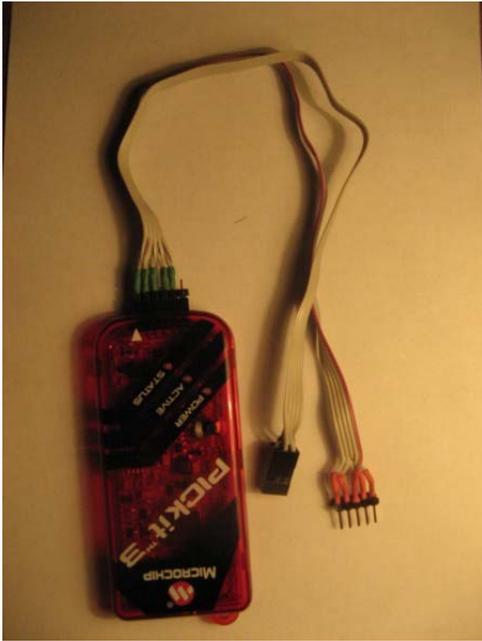
Программирование... Ok [0:04]

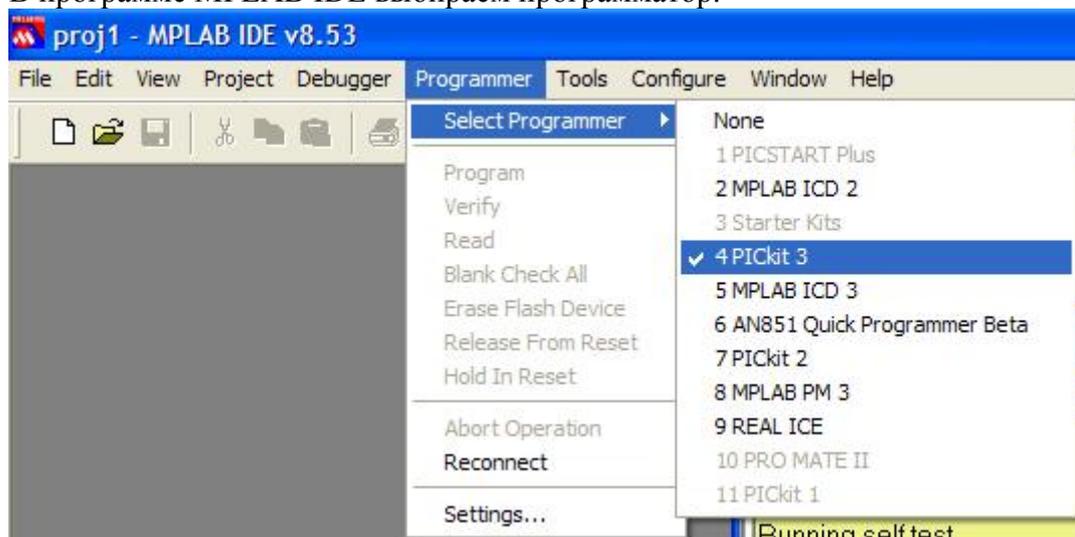
Сравнение... Ok [0:01]

Конфигурация... Ok [0:00]

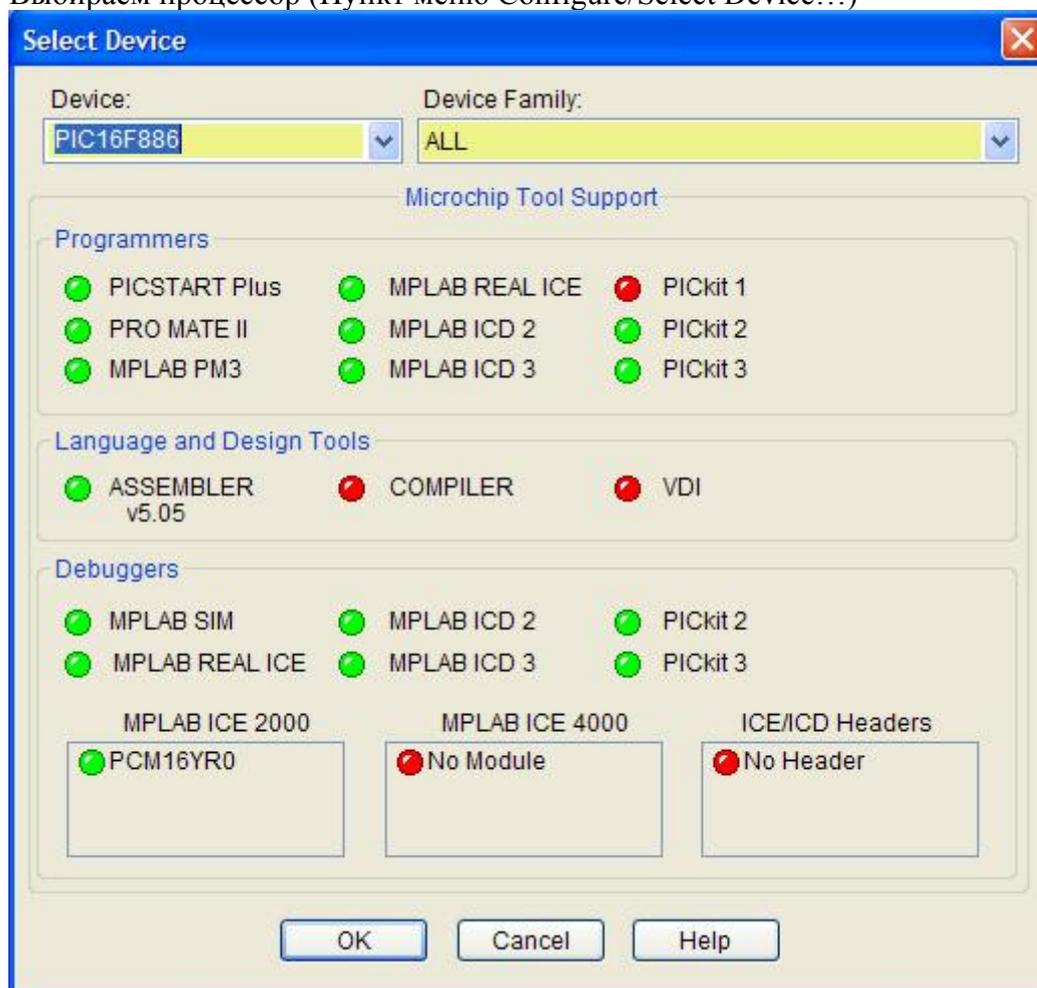
Пример. Вид программатора и жгута для связи с платами.

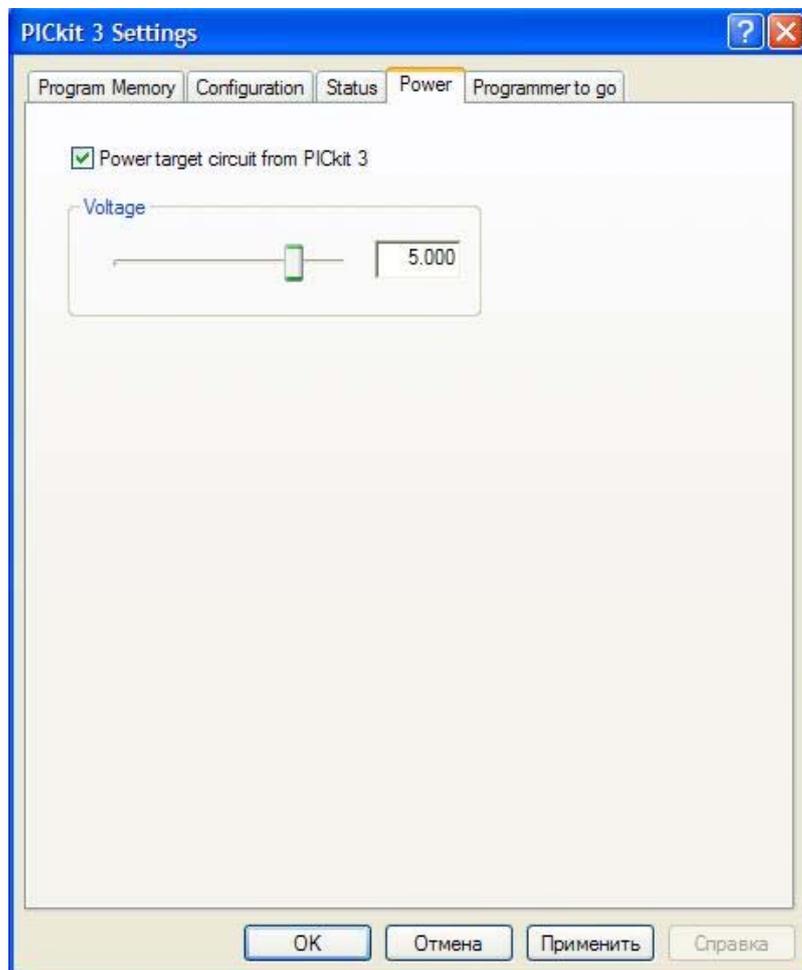
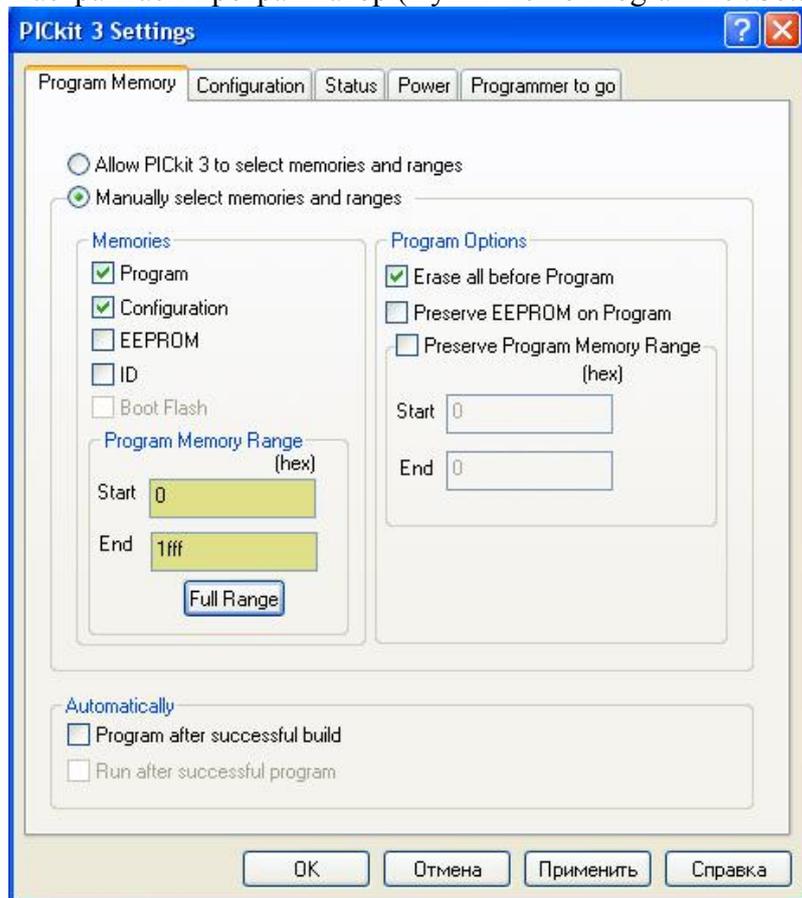






Выбираем процессор (Пункт меню Configure/Select Device...)

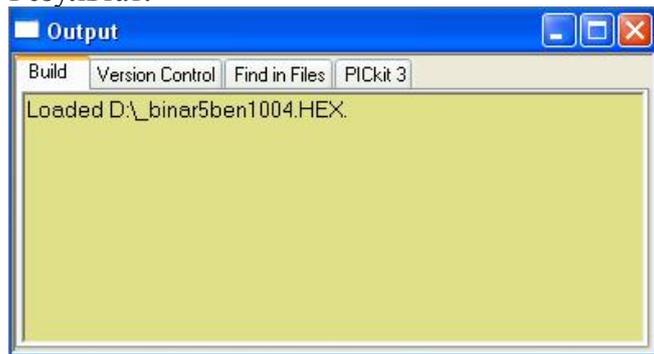




На остальных страницах – по умолчанию.

Загрузка файла для программирования. (Пункт меню File/Import...)

Результат:

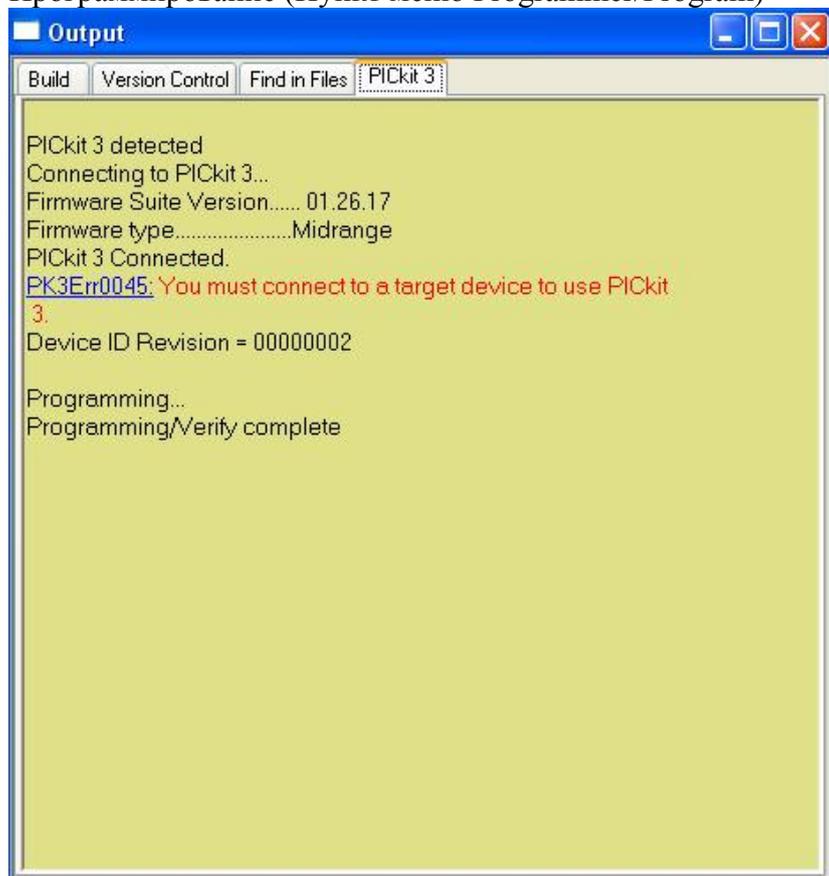


Биты конфигурации:

Configuration Bits window showing a table of configuration bits. The table has columns: Address, Value, Field, Category, and Setting. A checkbox is checked: Configuration Bits set in code.

Address	Value	Field	Category	Setting
2007	2F9C	OSC	Oscillator	Internal RC No Clock
		WDT	Watchdog Timer	On
		PUT	Power Up Timer	Off
		MCLRE	Master Clear Enable	RE3 is digital input
		CP	Code Protect	On
		CPD	Data EE Read Protect	Off
		BODEN	Brown Out Detect	BOD Enabled, SBOREN Disabled
		IESO	Internal External Switch Over Mode	Enabled
		FCMEN	Monitor Clock Fail-safe	Enabled
		LVP	Low Voltage Program	Disabled
		2008	3FFF	BOR4V
WRT	Self Write Enable			No protection

Программирование (Пункт меню Programmer/Program)



Контакты в случае возникновения вопросов:

ICQ 275085154 (техническая поддержка)

e-mail iki@autoterm.ru (только по вопросам перепрограммирования)